

特開平10-173563

(43)公開日 平成10年(1998)6月26日

(51)Int.Cl.^a
H 04 B 1/18
H 03 J 7/18
H 04 N 5/44
7/16

識別記号

F 1
H 04 B 1/18
H 03 J 7/18
H 04 N 5/44
7/16

D

K

A

審査請求 未請求 請求項の数3 O L (全 5 頁)

(21)出願番号 特願平8-335244

(71)出願人 000005049

(22)出願日 平成8年(1996)12月16日

シャープ株式会社
大阪府大阪市阿倍野区長池町22番22号

(72)発明者 松浦 修二

大阪府大阪市阿倍野区長池町22番22号 シ
ャープ株式会社内

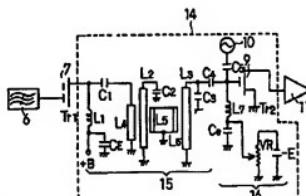
(74)代理人 弁理士 佐野 静夫

(54)【発明の名稱】 U/Dチューナー

(57)【要約】

【課題】 U/Dチューナにおける第2IFバンドパスフィルタのフィルタ特性を簡単確実に調整できるようにする。

【解決手段】 受信した入力信号を第1中間周波数の信号に変換する第1周波数変換手段4、5と、第1中間周波のバンドパスフィルタ8を備えた第1中間周波増幅回路7、8と、上記バンドパスフィルタ8の出力信号を第2中間周波数の信号に変換するミキサー9と、局部発振器10より成る第2周波数変換手段を設けたダブルコンバージョン方式のU/Dチューナにおいて、上記バンドパスフィルタ8を平面分布型数のマイクロストリップラインL₂、L₃、L₄、L₅とコンデンサC₂、C₃より成る共振回路で構成し、上記ミキサー9をシングルゲートFETで構成し、このミキサー9の入力ゲートバイアスを可変調整するバイアス可変回路E、VR、L₇を設けた構成にする。



【特許請求の範囲】

【請求項1】 受信した高周波信号を第1中間周波信号に変換する第1局部発振器と第1ミキサーにより成る第1周波数変換手段と、上記第1中間周波信号を増幅する第1中間周波増幅手段と、該第1中間周波増幅手段より導出する第1中間周波信号を第2中間周波信号に変換する第2局部発振器と第2ミキサーにより成る第2周波数変換手段と、上記第2中間周波信号を増幅する第2中間周波増幅手段とを設けたダブルコンバージョン式のU/Dチューナにおいて、上記第1中間周波増幅手段に平面分布型数型のマイクロストリップラインで構成したインダクタンスとコンデンサによる同調回路を有するバンドパスフィルタ手段を設け、上記第2ミキサーの入力インピーダンスを可変調整する入力インピーダンス調整手段を設け、上記入力インピーダンスの可変で、上記バンドパスフィルタ手段のフィルタ特性を調整するようにしたことを特徴とするU/Dチューナ。

【請求項2】 上記第2ミキサーをシングルゲート型FETで構成したことを特徴とする請求項1記載のU/Dチューナ。

【請求項3】 上記インピーダンス調整手段は、上記シングルゲート型FETのゲートバイアスを調整するゲートバイアス調整手段であることを特徴とする請求項2記載のU/Dチューナ。

【発明の詳細な説明】

【発明の属する技術分野】 本発明は、ケーブルテレビ(以下「CATV」という)の受信端末(セットトップボックス)で多チャンネルのテレビ信号等の受信を行わせるU/D(アップ/ダウン)チューナに関するものである。

【0002】

【従来の技術】 近年CATVはアナログ信号からデジタル化の方向へと種々実用化試験が行われており、多チャンネル化に拍車をかけている。従来受信帯域は50.0MHzまでであったものがデジタルチャンネルが加わり、75.0MHz、86.0MHzへと広帯域になりつつある。U/Dチューナーは上記のような多チャンネルの信号を受信するのに最適なチューナーであり、CATVの分野では一般的に広く使用されている。尚、U/Dチューナーは信号を、いったん高い周波数へコンバートし、それから低い周波数にコンバートするダブルコンバージョン式のものである。

【0003】 図1は、U/Dチューナーの構成図である。図1において、1はCATVの入力端子であり、50～75.0MHzの帯域のTV信号が印加される。2は50～75.0MHzのバンドパスフィルタであり、その出力は高帯域・高周波増幅回路3に導出される。4は第1ミキサー、5は第1局部発振器であり、上記高帯域・高周波増幅回路3からの信号は、上記第1ミキサー4及び第

1局部発振器5より成る第1周波数変換回路で選局され、9.50MHzに周波数変換される。

【0004】 6は9.50MHzの第1中間周波数に同調した第1IFバンドパスフィルタであり、7は第1中間周波数増幅器、8はIF同調回路からなる第2IFバンドパスフィルタ、9は第2ミキサー、10は第2局部発振器であり、上記第2ミキサー9及び第2局部発振器10よりなる第2周波数変換回路で9.50MHzから第2中間周波数の信号に変換される。11は第2中間周波数増幅器、12は第3IFバンドパスフィルタであり、13は第2中間周波信号の出力端子である。

【0005】 図4は、従来例の要部の具体的な構成を示す図面図であり、上記図1に示すU/Dチューナにおいて、IF同調回路を構成する第2IFバンドパスフィルタ8及び第2ミキサー9と第2局部発振器10よりなる第2周波数変換回路で構成した図中点線の枠で示す中間周波回路14に対応する部分を詳細に示したものである。

【0006】 図4に示す従来の中間周波回路14-1において、図1に対応する部分には同一符号を付し、説明を省略する。図4において、L1は高周波チョークコイル、L2、L3は中心導体、Z0はトリマー、C1、C4は結合コンデンサ、C2、C3は同調コンデンサ、C5は第2局部発振器10と第2ミキサー9-1間に設けた結合コンデンサ、C6は接地コンデンサ、+Bは電源電圧である。

【0007】 ロジック回路T1より成る第1中間周波増幅器7-1で増幅された第1中間周波信号は、結合コンデンサC1を介して同調コンデンサC2と中心導体L2及び同調コンデンサC3と中心導体L3より成る共通回路に導かれる。そして、この共通回路でバンドパスフィルタを形成した同調回路を通過した後、結合コンデンサC4を介し、ロジック回路T2より成る第2ミキサー9-1に供給され、該第2ミキサー9-1と結合コンデンサC5を介して供給される第2局部発振器10からの第2局部発振信号と混合され、第2の中間周波信号に周波数変換される。

【0008】 バンドパスフィルタを形成する1次同調回路はコンデンサC2と中心導体L2で構成され、又、2次同調回路はコンデンサC2と中心導体L3で構成される。そして、上記の各同調回路はトリマーZ0で上記中心導体L2、L3との間隔を変えることにより分布常数回路の特性インピーダンスを変化させ、複同調特性の調整を行うことができるようになる。上記中心導体L2及びL3は、図5(a)、(b)に示すように、各自独立の筐体で設けられ、プリント基板(PWB)上に垂直に形成し、且つ平行にZ0トリマーが配置される。

【0009】

【発明が解決しようとする課題】 上記従来の回路構成によれば、中間周波回路14-1における第2IFバンド

バスフィルタ部の波形調整は、人の手段により、トリマ- Z_0 を可変して行っており、その調整には熟練を要し、時間がかかり、コストアップに要因になるという問題があった。また、バンドバスフィルタを構成する上記中間周波回路14-1の共振回路が、中心導体とトリマ- Z_0 より成る分布定数回路の立体構造になっているので、回路の取り扱いが面倒であるという問題があった。

【0010】

【課題】解決するための手段】上記の問題を解決するため、本発明の請求項1記載のU/Dチューナーは、受信した高周波信号を第1中間周波信号に変換する第1局部発振器と第1ミキサーにより成る第1周波数変換手段と、上記第1中間周波信号を増幅する第1中間周波増幅手段と、該手段1中間周波増幅手段より導出する第1中間周波信号を第2中間周波信号に変換する第2局部発振器と第2ミキサーにより成る第2周波数変換手段と、上記第2中間周波信号を増幅する第2中間周波増幅手段とを設けたダブルコンバージョン方式のU/Dチューナーにおいて、上記第1中間周波増幅手段に平面分布定数型のマイクロストリップラインで構成したインダクタンスとコンデンサにより成る同調回路を有するバンドバスフィルタ手段を設け、上記第2ミキサーの入力インピーダンスを可変調整する入力インピーダンス調整手段を設け、上記入力インピーダンスの可変で、上記バンドバスフィルタ手段のフィルタ特性を調整するようにしたことを特徴とする。

【0011】従って、受信した高周波信号は第1局部発振器と第1ミキサーにより成る第1周波数変換手段で第1中間周波信号に変換された後、第1中間周波増幅手段で増幅されて、第2局部発振器と第2ミキサーにより成る第2周波数変換手段に導かれ、ここで第2中間周波信号に変換される。

【0012】上記第1中間周波増幅手段には、平面分布定数型のマイクロストリップラインで構成したインダクタンスとコンデンサにより成る共振回路を有するバンドバスフィルタ手段が設けられているので、バンドバスフィルタ手段により、上記共振回路に同調した周波数特性の第1中間周波信号が導出され、この第1中間周波信号は、上記第2ミキサーに供給される。

【0013】第2ミキサーには、入力インピーダンス調整手段が設けられているので、この入力インピーダンス調整手段を調整すると、上記第2ミキサーの入力インピーダンスが変化し、上記バンドバスフィルタ手段のフィルタ特性を可変調整することができ、上記第2ミキサーに供給する第1中間周波信号の周波数特性を調整することができる。

【0014】また、本発明の請求項2記載のU/Dチューナーは、上記請求項1記載のU/Dチューナーにおいて、第2ミキサーをシングルゲート型FETで構成したこととを特徴とする。

【0015】従って、この発明では、第2ミキサーにシ

ングルゲート型FETを用いるので、この第2ミキサーの入力インピーダンスの変化量を大きくすることができます、上記バンドバスフィルタ手段のフィルタ特性の可変調整範囲を拡げることができる。

【0016】また、本発明の請求項3記載のU/Dチューナーは、上記請求項2記載のU/Dチューナーにおいて、上記インピーダンス調整手段は、上記シングルゲート型FETのゲートバイアスを調整するゲートバイアス調整手段であることを特徴とする。

10 【0017】従って、この発明では、シングルゲート型FETのゲートバイアスをゲートバイアス調整手段により可変調整するので、上記シングルゲート型FETの入力インピーダンスを簡単に調整でき、上記バンドバスフィルタ手段のフィルタ特性の調整を簡単な構成で容易に行うことができる。

【0018】

【発明の実施の形態】以下、本発明の実施の形態を説明する。本発明のU/Dチューナーの全体の構成は図1に示すように、バンドバスフィルタ2、高帯域・高周波増幅回路3より成る高周波増幅回路と、第1局部発振器5、

20 第1ミキサーにより成る第1周波数変換回路と、第1 I/Fバンドバスフィルタ6と第1中間周波増幅器7と、第1 I/Fバンドバスフィルタ8及び、第2ミキサー9、第2局部発振器10により成る第2周波数変換回路と構成した中間周波回路14と、第2中間周波増幅器11と第3 I/Fバンドバスフィルタ12より成る。

【0019】図1に示すU/Dチューナーにおいて、本発明が従来技術と相違する点は、図1中点線の枠で示す中間周波回路14の構成にあり、その詳細な回路を図2に示す。図2において、図3に示す従来例に対応する部分には同一符号を付し、説明を省略する。

【0020】図2に示す中間周波回路14は、バンドバスフィルタ部15と、第1の中間周波信号を第2の中間周波信号に変換する周波数変換部16より成る。

【0021】上記バンドバスフィルタ部15は、高周波チョークコイルL1、接地コンデンサC_e、直流阻止用コンデンサC₁、マイクロストリップラインL₂、L₃、上記マイクロストリップラインL₂との結合用マイクロストリップラインL₄、上記マイクロストリップラインL₂、L₃間に結合する結合用マイクロストリップラインL₅、L₆、上記マイクロストリップラインL₂との間で共振回路を形成する共振用コンデンサC₂、上記マイクロストリップラインL₃との間で共振回路を形成する共振用コンデンサC₃及び、上記共振回路の出力を次段のトランジスタTr2で構成する第2のミキサー9に結合する結合用コンデンサC₄より成る。

【0022】上記各マイクロストリップラインL₂、L₃、L₄、L₅、L₆は図3に示すように絶縁基板17上に導体18をパターン化して形成した平面型ストリップライン（マイクロストリップライン）であり、図5に

示す從来例のような立体型の分布定数線路（ストリップライン）とは相違した構成にしている。従って、中間周波回路14のパンドパスフィルタがマイクロストリップラインにより成る平面型分布定数回路で構成されるので、製造上のバラツキが少なくなり、所望の特性を持つ共振回路を得ることができる。

【0023】一方、上記中間周波回路14において、第2の中間周波数の信号に変換する周波数変換部16は、上記第2ミキサー9を構成するトランジスタTr2と、上記第2ミキサー9に結合コンデンサC5を介して第2の局部発振周波数信号を供給する第2局部発振器10と、上記第2ミキサー9にバイアス電圧を供給する高周波調制コイルL7、接地コンデンサCe、バイアス電圧調節用ボリュームVR及びバイアス供給用電源Eにより成るバイアス調整回路で構成する。

【0024】そして、上記第2ミキサー9を構成するトランジスタTr2は、從来デュアルゲート型MOSFETを採用していたものに対して、シングルゲート型の接合型あるいは、MOS型FETにする。これは、シングルゲート型のFETの場合、バイアス電圧の変化により入力インピーダンスが変化しやすく、また入力容量Cissが約2P変化するのに対して相互コントラクタンスGmの変化が比較的緩やかであり、電力利得では3dB程度の変化になる。また、ミラー効果により更に変化量を大きくすることができますためである。

【0025】本発明の実施形態は、以上のような構成であるので、トランジスタTr1より成る第1中間周波増幅器7で増幅された第1中間周波数信号は、中間周波回路14に供給され、直流阻止用コンデンサC1を介して結合用マイクロストリップラインL4に入力し、マイクロストリップラインL2とコンデンサC2より成る1次回同調回路に通される。そして、この1次回同調回路より導出される同調出力は、結合用マイクロストリップラインL5、L6を介して、2次回のマイクロストリップラインL3に誘導され、該マイクロストリップラインL3と共振用コンデンサC3より成る2次回同調回路で共振する同調信号が出力される。

【0026】上記共振用コンデンサC2、C3とマイクロストリップラインL2、L3より成る1次及び2次回同調回路は、パンドパスフィルタを形成する。このパンドパスフィルタの出力は、結合用コンデンサC4を介して、次段のシングルゲート型FETより成る第2ミキサー9に入力される。

【0027】第2ミキサー9の入力には、同時に第2局部発振器10からの第2局部発振周波数信号が結合用コンデンサC5を介して供給されている。従って、上記第2ミキサー9で上記同調回路からの受信信号は第2の中間周波数の信号に周波数変換され、第2中間周波増幅器11に供給される。

【0028】上記第2ミキサー9を構成するシングルゲ

ート型FETのゲート端子には、バイアス電源Eよりバイアス電圧調整用ボリュームVRで可変分圧したバイアス電圧が供給されている。従って、上記バイアス電圧調整用ボリュームVRを調整すると、上記シングルゲート型FETのゲート端子のバイアス電圧が変化し、このFETの入力インピーダンスが変化する。このように、上記シングルゲート型FETの入力インピーダンスが変化すると、この変化する特性に応じ、上記シングルゲート型FETに接続される上記の共振用コンデンサC2、C3及びマイクロストリップラインL2、L3より成る各同調回路の同調特性は連動して変化する。

【0029】従って、上記バイアス電圧調整用ボリュームVRにより上記シングルゲート型FETのゲートに印加するバイアス電圧を調整することにより、上記各同調回路の同調特性の調整を行うことができる。上記のバイアス電圧調整用ボリュームVRは半固定式であるので、上記パンドパスフィルタ部15におけるパンドパス特性の自動調整も可能になる。

【0030】以上のようにシングルゲート型FETのゲートバイアス電圧を調整して上記FETの入力インピーダンスを変化させ、上記パンドパスフィルタ部15の複同調特性を調整するものでは、從来技術で説明したトリアゴンによりパンドパスフィルタを構成する中心導体との結合度を調整するものに比べて調整範囲が狭くなる。しかし、絶縁基板上に設けた平面分布定数型のマイクロストリップラインで共振回路を構成するので、このマイクロストリップラインを高精度で形成することができ、特性のバラツキを少なくて調整に支障をきたさないようにすることができる。

【0031】
【発明の効果】本発明は、以上の構成であるので、第2ミキサーの入力インピーダンスを可変調整するだけで、第1中間周波信号の周波数特性を簡単に調整することができ、調整を要する時間を短縮させることができる。また、上記の周波数特性の調整を第2ミキサーの入力バイアス電圧を可変するだけで行えるので、バラツキが少なく、しかも経時変化の少ない調整を行うことができる。

【0032】また、第2ミキサーの入力バイアス電圧を調整するだけで、第1中間周波信号の周波数特性を調整することができる。更にまた、第1中間周波信号の周波数特性を定めるパンドパスフィルタの共振手段は平面分布定数型のマイクロストリップラインとコンデンサで構成されているので、構造上の可動部分が多く、製造上のバラツキの少ない装置を提供することができる。

【図面の簡単な説明】
【図1】 U/Dチューナーの全体構成を示すブロック図である。

【図2】 本発明の要部の構成を示す回路図である。
【図3】 本発明の要部の構成を示す断面図である。

【図4】 従来例の構成を示す回路図である。

【図5】 従来例の要部の断面図である。

【符号の説明】

2 バンドパスフィルタ

3 高帯域・高周波増幅器

4 第1ミキサー

5 第1局部発振器

6 第1IFバンドパスフィルタ

7 第1中間周波増幅器

8 第2IFバンドパスフィルタ

9 第2ミキサー

10 第2局部発振器

11 第2中間周波増幅器

14 中間周波回路

L2、L3、L4、L5、L6 中心導体

C2、C3 共振コンデンサ

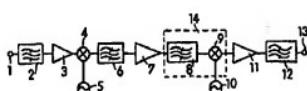
E バイアス電圧

VR バイアス電圧調整用ポリューム

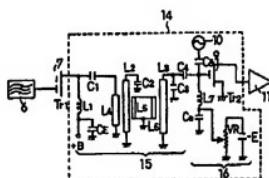
17 絶縁差板

10 18 マイクロストリップライン

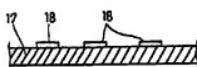
【図1】



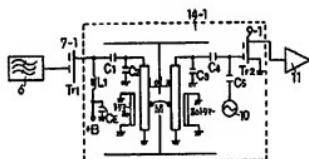
【図2】



【図3】



【図4】



【図5】

